六核高性能 AI 核心板

核格書 RK3399

版本	更新日期	更新内容
V1.0	2020-02-25	V1.0

□□□

□□□

□□□

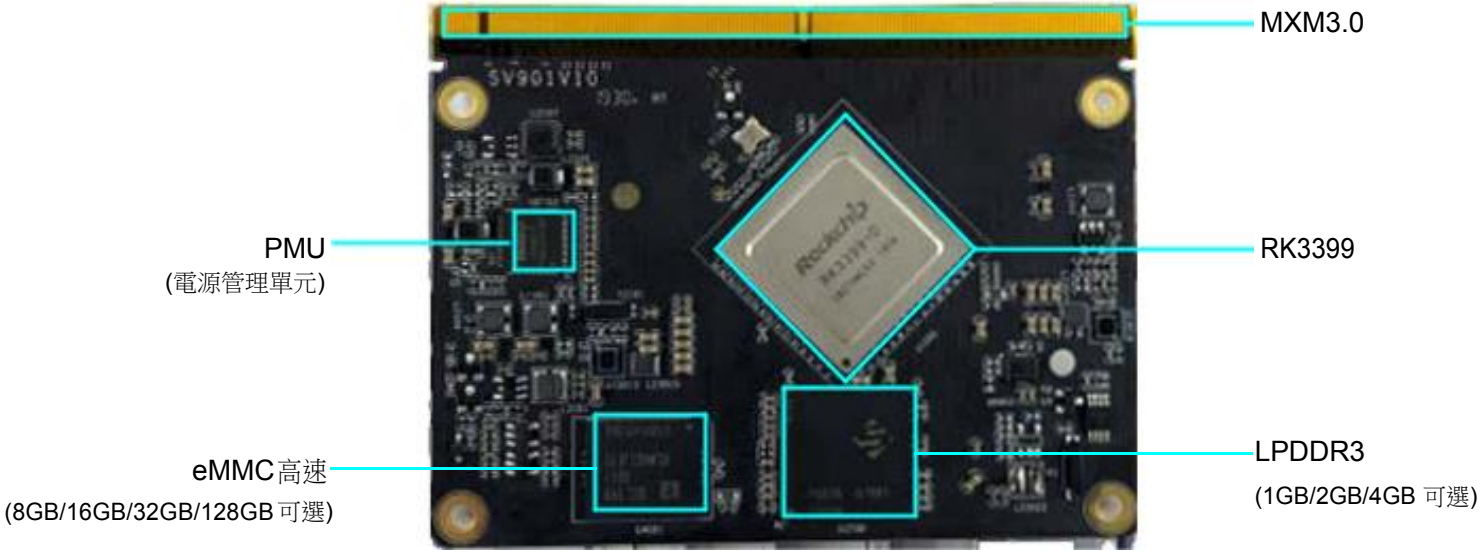
□□□

□□□

□□□

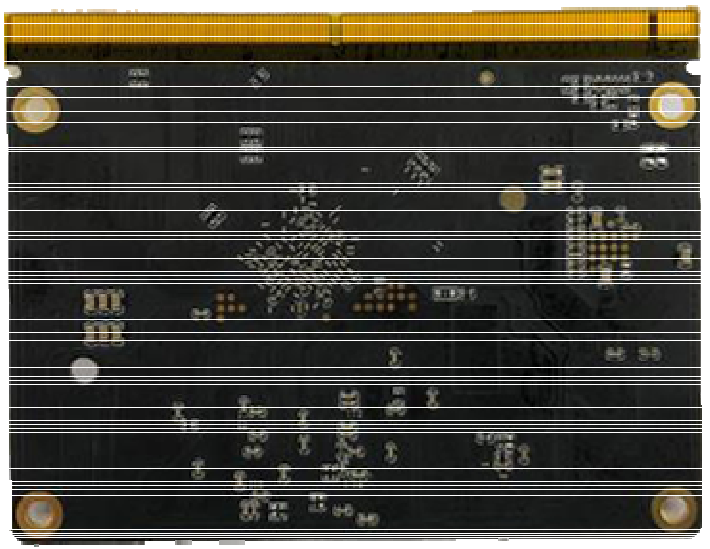
三、 介面定義

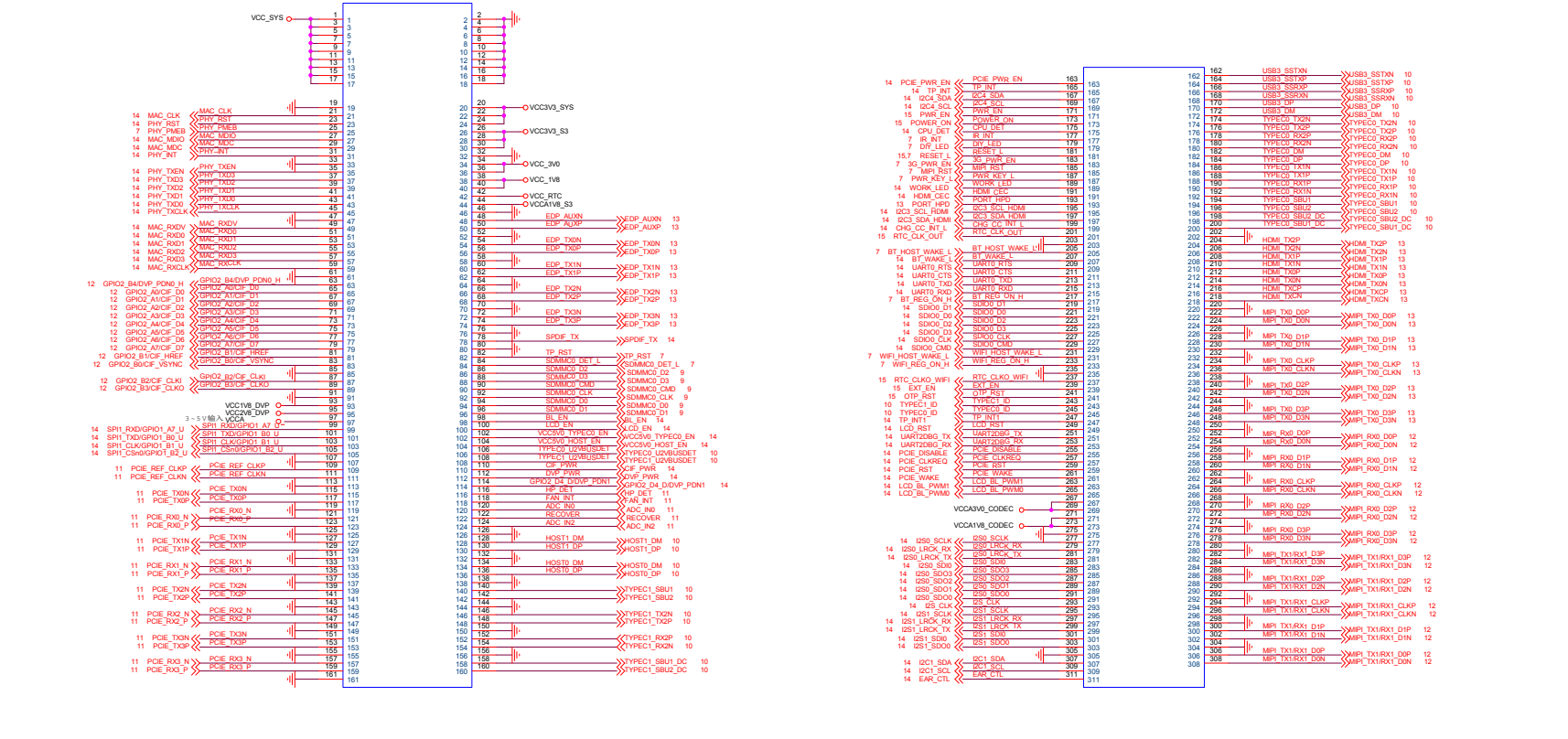
採用 MXM3.0-314P 介面，引出了晶片的全部，資料傳輸和擴展性能得到最好發揮，沉金工藝引腳，耐腐蝕，4 螺柱固定，牢固可靠。



1、3、5、7、9、11.....307、309、311、313

314、312、310、308.....12、10、8、6、4、2




VCC_SYS
VCC3V3_SYS
VCC3V3_S3
VCC_3V0
VCC_1V8
VCC_RTC
VCCA1V8_S3
VCCA3V0_CODEC
VCCA1V8_CODEC
14 MAC_CLK MAC_CLK
14 PHY_RST PHY_RST
7 PHY_PMEB PHY_PMEB
14 MAC_MDIO MAC_MDIO
14 MAC_MDC MAC_MDC
14 PHY_INT PHY_INT
14 PHY_TXEN PHY_TXEN
14 PHY_TXD3 PHY_TXD3
14 PHY_TXD2 PHY_TXD2
14 PHY_TXD1 PHY_TXD1
14 PHY_TXD0 PHY_TXD0
14 PHY_TXCLK PHY_TXCLK
14 MAC_RXDV MAC_RXDV
14 MAC_RXD0 MAC_RXD0
14 MAC_RXD1 MAC_RXD1
14 MAC_RXD2 MAC_RXD2
14 MAC_RXD3 MAC_RXD3
14 MAC_RXCLK MAC_RXCLK
12 GPIO2_B4/DVP_PDN0_H GPIO2_B4/DVP_PDN0_H
12 GPIO2_A0/CIF_D0 GPIO2_A0/CIF_D0
12 GPIO2_A1/CIF_D1 GPIO2_A1/CIF_D1
12 GPIO2_A2/CIF_D2 GPIO2_A2/CIF_D2
12 GPIO2_A3/CIF_D3 GPIO2_A3/CIF_D3
12 GPIO2_A4/CIF_D4 GPIO2_A4/CIF_D4
12 GPIO2_A5/CIF_D5 GPIO2_A5/CIF_D5
12 GPIO2_A6/CIF_D6 GPIO2_A6/CIF_D6
12 GPIO2_A7/CIF_D7 GPIO2_A7/CIF_D7
12 GPIO2_B1/CIF_HREF GPIO2_B1/CIF_HREF
12 GPIO2_B0/CIF_VSYNC GPIO2_B0/CIF_VSYNC
12 GPIO2_B2/CIF_CLKI GPIO2_B2/CIF_CLKI
12 GPIO2_B3/CIF_CLKO GPIO2_B3/CIF_CLKO
VCC1V8_DVP
VCC2V8_DVP
3～5 V 输入 VCCA
14 SPI1_RXD/GPIO1_A7_U SPI1_RXD/GPIO1_A7_U
14 SPI1_TXD/GPIO1_B0_U SPI1_TXD/GPIO1_B0_U
14 SPI1_CLK/GPIO1_B1_U SPI1_CLK/GPIO1_B1_U
14 SPI1_CSn0/GPIO1_B2_U SPI1_CSn0/GPIO1_B2_U
11 PCIE_REF_CLKP PCIE_REF_CLKP
11 PCIE_REF_CLKN PCIE_REF_CLKN
11 PCIE_TX0N PCIE_TX0N
11 PCIE_TX0P PCIE_TX0P
11 PCIE_RX0_N PCIE_RX0_N
11 PCIE_RX0_P PCIE_RX0_P
11 PCIE_TX1N PCIE_TX1N
11 PCIE_TX1P PCIE_TX1P
11 PCIE_RX1_N PCIE_RX1_N
11 PCIE_RX1_P PCIE_RX1_P
11 PCIE_TX2N PCIE_TX2N
11 PCIE_TX2P PCIE_TX2P
11 PCIE_RX2_N PCIE_RX2_N
11 PCIE_RX2_P PCIE_RX2_P
11 PCIE_TX3N PCIE_TX3N
11 PCIE_TX3P PCIE_TX3P
11 PCIE_RX3_N PCIE_RX3_N
11 PCIE_RX3_P PCIE_RX3_P
EDP_AUXN EDP_AUXN 13
EDP_AUXP EDP_AUXP 13
EDP_TX0N EDP_TX0N 13
EDP_TX0P EDP_TX0P 13
EDP_TX1N EDP_TX1N 13
EDP_TX1P EDP_TX1P 13
EDP_TX2N EDP_TX2N 13
EDP_TX2P EDP_TX2P 13
EDP_TX3N EDP_TX3N 13
EDP_TX3P EDP_TX3P 13
SPDIF_TX SPDIF_TX 14
TP_RST TP_RST 7
SDMMC0_DET_L SDMMC0_DET_L 7
SDMMC0_D2 SDMMC0_D2 9
SDMMC0_D3 SDMMC0_D3 9
SDMMC0_CMD SDMMC0_CMD 9
SDMMC0_CLK SDMMC0_CLK 9
SDMMC0_D0 SDMMC0_D0 9
SDMMC0_D1 SDMMC0_D1 9
BL_EN BL_EN 14
LCD_EN LCD_EN 14
VCC5V0_TYPEC0_EN VCC5V0_TYPEC0_EN 14
VCC5V0_HOST_EN VCC5V0_HOST_EN 14
TYPEC0_U2VBUSDET TYPEC0_U2VBUSDET 10
TYPEC1_U2VBUSDET TYPEC1_U2VBUSDET 10
CIF_PWR CIF_PWR 14
DVP_PWR DVP_PWR 14
GPIO2_D4_D/DVP_PDN1 GPIO2_D4_D/DVP_PDN1 14
HP_DET HP_DET 11
FAN_INT FAN_INT 11
ADC_IN0 ADC_IN0 11
RECOVER RECOVER 11
ADC_IN2 ADC_IN2 11
HOST1_DM HOST1_DM 10
HOST1_DP HOST1_DP 10
HOST0_DM HOST0_DM 10
HOST0_DP HOST0_DP 10
TYPEC1_SBU1 TYPEC1_SBU1 10
TYPEC1_SBU2 TYPEC1_SBU2 10
TYPEC1_TX2N TYPEC1_TX2N 10
TYPEC1_TX2P TYPEC1_TX2P 10
TYPEC1_RX2P TYPEC1_RX2P 10
TYPEC1_RX2N TYPEC1_RX2N 10
TYPEC1_SBU1_DC TYPEC1_SBU1_DC 10
TYPEC1_SBU2_DC TYPEC1_SBU2_DC 10
14 PCIE_PWR_EN PCIE_PWR_EN 163
14 TP_INT TP_INT 165
14 I2C4_SDA I2C4_SDA 167
14 I2C4_SCL I2C4_SCL 169
15 PWR_EN PWR_EN 171
15 POWER_ON POWER_ON 173
14 CPU_DET CPU_DET 175
7 IR_INT IR_INT 177
7 DIY_LED DIY_LED 179
15,7 RESET_L RESET_L 181
7 3G_PWR_EN 3G_PWR_EN 183
7 MIPI_RST MIPI_RST 185
7 PWR_KEY_L PWR_KEY_L 187
14 WORK_LED WORK_LED 189
14 HDMI_CEC HDMI_CEC 191
13 PORT_HPD PORT_HPD 193
14 I2C3_SCL_HDMI I2C3_SCL_HDMI 195
14 I2C3_SDA_HDMI I2C3_SDA_HDMI 197
14 CHG_CC_INT_L CHG_CC_INT_L 199
15 RTC_CLK_OUT RTC_CLK_OUT 201
7 BT_HOST_WAKE_L BT_HOST_WAKE_L 203
14 BT_WAKE_L BT_WAKE_L 205
14 UART0_RTS UART0_RTS 207
14 UART0_CTS UART0_CTS 209
14 UART0_TXD UART0_TXD 211
14 UART0_RXD UART0_RXD 213
7 BT_REG_ON_H BT_REG_ON_H 215
14 SDIO0_D1 SDIO0_D1 217
14 SDIO0_D0 SDIO0_D0 219
14 SDIO0_D2 SDIO0_D2 221
14 SDIO0_D3 SDIO0_D3 223
14 SDIO0_CLK SDIO0_CLK 225
14 SDIO0_CMD SDIO0_CMD 227
7 WIFI_HOST_WAKE_L WIFI_HOST_WAKE_L 229
7 WIFI_REG_ON_H WIFI_REG_ON_H 231
15 RTC_CLKO_WIFI RTC_CLKO_WIFI 233
15 EXT_EN EXT_EN 235
15 OTP_RST OTP_RST 237
10 TYPEC1_ID TYPEC1_ID 239
10 TYPEC0_ID TYPEC0_ID 241
14 TP_INT1 TP_INT1 243
14 LCD_RST LCD_RST 245
14 UART2DBG_TX UART2DBG_TX 247
14 UART2DBG_RX UART2DBG_RX 249
14 PCIE_DISABLE PCIE_DISABLE 251
14 PCIE_CLKREQ PCIE_CLKREQ 253
14 PCIE_RST PCIE_RST 255
14 PCIE_WAKE PCIE_WAKE 257
14 LCD_BL_PWM1 LCD_BL_PWM1 259
14 LCD_BL_PWM0 LCD_BL_PWM0 261
14 I2S0_SCLK I2S0_SCLK 263
14 I2S0_LRCK_RX I2S0_LRCK_RX 265
14 I2S0_LRCK_TX I2S0_LRCK_TX 267
14 I2S0_SDI0 I2S0_SDI0 269
14 I2S0_SDO3 I2S0_SDO3 271
14 I2S0_SDO2 I2S0_SDO2 273
14 I2S0_SDO1 I2S0_SDO1 275
14 I2S0_SDO0 I2S0_SDO0 277
14 I2S_CLK I2S_CLK 279
14 I2S1_SCLK I2S1_SCLK 281
14 I2S1_LRCK_RX I2S1_LRCK_RX 283
14 I2S1_LRCK_TX I2S1_LRCK_TX 285
14 I2S1_SDI0 I2S1_SDI0 287
14 I2S1_SDO0 I2S1_SDO0 289
14 I2C1_SDA I2C1_SDA 291
14 I2C1_SCL I2C1_SCL 293
14 EAR_CTL EAR_CTL 295
USB3_SSTXN USB3_SSTXN 10
USB3_SSTXP USB3_SSTXP 10
USB3_SSRXP USB3_SSRXP 10
USB3_SSRXN USB3_SSRXN 10
USB3_DP USB3_DP 10
USB3_DM USB3_DM 10
TYPEC0_TX2N TYPEC0_TX2N 10
TYPEC0_TX2P TYPEC0_TX2P 10
TYPEC0_RX2P TYPEC0_RX2P 10
TYPEC0_RX2N TYPEC0_RX2N 10
TYPEC0_DM TYPEC0_DM 10
TYPEC0_DP TYPEC0_DP 10
TYPEC0_TX1N TYPEC0_TX1N 10
TYPEC0_TX1P TYPEC0_TX1P 10
TYPEC0_RX1P TYPEC0_RX1P 10
TYPEC0_RX1N TYPEC0_RX1N 10
TYPEC0_SBU1 TYPEC0_SBU1 10
TYPEC0_SBU2 TYPEC0_SBU2 10
TYPEC0_SBU2_DC TYPEC0_SBU2_DC 10
TYPEC0_SBU1_DC TYPEC0_SBU1_DC 10
HDMI_TX2P HDMI_TX2P 13
HDMI_TX2N HDMI_TX2N 13
HDMI_TX1P HDMI_TX1P 13
HDMI_TX1N HDMI_TX1N 13
HDMI_TX0P HDMI_TX0P 13
HDMI_TX0N HDMI_TX0N 13
HDMI_TXCP HDMI_TXCP 13
HDMI_TXCN HDMI_TXCN 13
MIPI_TX0_D0P MIPI_TX0_D0P 13
MIPI_TX0_D0N MIPI_TX0_D0N 13
MIPI_TX0_D1P MIPI_TX0_D1P 13
MIPI_TX0_D1N MIPI_TX0_D1N 13
MIPI_TX0_CLKP MIPI_TX0_CLKP 13
MIPI_TX0_CLKN MIPI_TX0_CLKN 13
MIPI_TX0_D2P MIPI_TX0_D2P 13
MIPI_TX0_D2N MIPI_TX0_D2N 13
MIPI_TX0_D3P MIPI_TX0_D3P 13
MIPI_TX0_D3N MIPI_TX0_D3N 13
MIPI_RX0_D0P MIPI_RX0_D0P 12
MIPI_RX0_D0N MIPI_RX0_D0N 12
MIPI_RX0_D1P MIPI_RX0_D1P 12
MIPI_RX0_D1N MIPI_RX0_D1N 12
MIPI_RX0_CLKP MIPI_RX0_CLKP 12
MIPI_RX0_CLKN MIPI_RX0_CLKN 12
MIPI_RX0_D2P MIPI_RX0_D2P 12
MIPI_RX0_D2N MIPI_RX0_D2N 12
MIPI_RX0_D3P MIPI_RX0_D3P 12
MIPI_RX0_D3N MIPI_RX0_D3N 12
MIPI_TX1/RX1_D3P MIPI_TX1/RX1_D3P 12
MIPI_TX1/RX1_D3N MIPI_TX1/RX1_D3N 12
MIPI_TX1/RX1_D2P MIPI_TX1/RX1_D2P 12
MIPI_TX1/RX1_D2N MIPI_TX1/RX1_D2N 12
MIPI_TX1/RX1_CLKP MIPI_TX1/RX1_CLKP 12
MIPI_TX1/RX1_CLKN MIPI_TX1/RX1_CLKN 12
MIPI_TX1/RX1_D1P MIPI_TX1/RX1_D1P 12
MIPI_TX1/RX1_D1N MIPI_TX1/RX1_D1N 12
MIPI_TX1/RX1_D0P MIPI_TX1/RX1_D0P 12
MIPI_TX1/RX1_D0N MIPI_TX1/RX1_D0N 12

□□□

□□□

□□□

□□□

□□□

□□□

□□□

□□□

□□□